



Dr. Ricardo Eliu Lozoya Ponce.

E-mail: rlozoya@cenidet.edu.mx

Researchgate:

https://www.researchgate.net/profile/Ricardo_Lozoya_Ponce2

Google Scholar:

<https://scholar.google.com/citations?hl=es&user=smzri2oAAAAJ>

LinkedIn

www.linkedin.com/in/ricardo-eliu-lozoya-p-3aa3b571

Grados Académicos

- Ingeniero Electrónico con especialidad en el área de comunicaciones, Agosto 2003 – Julio 2007, Universidad Autónoma de San Luis Potosí (UASLP), San Luis Potosí, S.L.P.
- Maestría en Ciencias Aplicadas con especialidad en Instrumentación Electro-Óptica, Tesis: Simulación y análisis de estructuras de óptica guiada con un alto y bajo confinamiento: Aplicación a dispositivos híbridos (vidrio-película orgánica), Agosto 2008 – Julio 2010, Instituto de Investigación en Comunicación Óptica (UASLP - IICO), San Luis Potosí, S.L.P.
- Doctorado en Ciencias Aplicadas, Tesis: Desarrollo de compuertas reconfigurables, Enero 2010 – Marzo 2017, Instituto de Investigación en Comunicación Óptica (UASLP - IICO), San Luis Potosí, S.L.P.

Línea de Especialización

Instrumentación de Sistemas de Potencia, Redes Neuronales, Sistemas Digitales, Telecomunicaciones.

Aspectos Relevantes

- Miembro del Sistema Nacional de Investigadores, Nivel Candidato.
- Miembro del Honorable Consejo Directivo Universitario en el periodo 2005 – 2007 como Consejero Alumno de la Facultad de Ciencias, UASLP.
- Segundo lugar en el Concurso de Exhibición de Carteles de Proyectos de Investigación de los Estudiantes de Posgrado de la UASLP, diciembre 2011.

Productos relevantes

- R.E. Lozoya-Ponce, I. Campos-Cantón & R.O. Lozoya-Ponce, "Estructura reconfigurable: comparador/multiplexor/demultiplexor", in Revista Mexicana de Física, 2013.
- I. Campos-Cantón, R.E. Lozoya-Ponce & R.O. Lozoya-Ponce, "Celda lógica en un sistema bidimensional", in Revista Mexicana de Física, 2013.
- R. C. Martínez-Montejano, R. Castillo Meraz, R. E. Lozoya-Ponce, I. Campos-Cantón, M. F. Martínez-Montejano, R. O. Lozoya Ponce, "Phase Locked Loop Base don Adaptive Observer", in International Review of Electrical Engineering, 2014



- R.E. Lozoya-Ponce, M.T. Ramírez-Torres, E. Jiménez and R.O. Lozoya-Ponce, "Diseño de una Neuron Artificial usando Circuitos Reconfigurables", in Capital Intelectual, 2015.
- R.E. Lozoya-Ponce, "El aprendizaje informal utilizado en la educación formal", in El Pulso de San Luis, 2016.
- L. J. Ontañón-García and R. E. Lozoya-Ponce, "Analog Electronic Implementation of Unstable Dissipative Systems of Type I with Multi-Scrolls Displaced Along Space", in International Journal of Bifurcation and Chaos, 2017.
- M. Ponce-Silva, J. A. Aquí, R. Osorio and R. E. Lozoya-Ponce, "Starting Circuit Adapted to Stabilize HID Lamps and reducing the Acoustic Resonances", in IEEE Transactions on Power Electronics, 2018.

Semblanza

Anteriormente me desempeñe como Profesor Docente en Universidad Cuauhtémoc, Universidad del Valle de México y Universidad Tecnológica de San Luis Potosí. También participe como docente en el Posgrado en Ingeniería Electrónica del Tecnológico Regional con la materia de Instrumentación Avanzada y en el Posgrado de Seguridad e Higiene Industrial. Asesoré proyectos de tesis de maestría y doctorado CIATEQ SLP Centro de Tecnología Avanzada y participe como profesor en línea para el posgrado de Ingeniería Mecatrónica en la Universidad de Guadalajara.

Me he desempeñado como Profesor Investigador Huésped en el Centro Universitario de los Valles, perteneciente a la Universidad de Guadalajara, las materias que impartí son Sensores y transductores, y Controladores lógicos programables.

Mi experiencia docente a nivel profesional ha sido colaborando en Universidad del Centro de México, Universidad del Valle de México y Universidad Cuauhtémoc, las materias que he impartido son: Cálculo, Algebra, Resistencia de materiales, Informática, maquinas eléctricas, seminario de competitividad internacional, física espacial y seminario de Tesis.

Tuve oportunidad de ser profesor de tiempo completo en el Instituto Tecnológico de estudios Superiores de Monterrey (ITESM) Campus San Luis, apoyando principalmente a las carreras de Mecatrónica y Tecnologías de la información con materias como Electrónica I, Electrónica aplicada, Circuitos eléctricos I, Circuitos eléctricos II, Automatismos lógicos, Lab. De Automatismos lógicos, Lab. De Instrumentación mecatrónica, Microcontroladores y Proyecto de redes industriales. También eh apoyado en el posgrado de ciencias aplicadas con algunas materias como Procesamiento digital de señales y Métodos matemáticos.

Me desempeñe como Director de Departamento de Ingeniería en el ITESM campus S.L.P., teniendo a mi cargo las carreras de Ingeniero Mecatrónico, Ingeniero en Negocios y Tecnologías e Ingeniero en Tecnologías de la Información y Comunicación. Como Director gestione las actualizaciones de los laboratorios de Mecatrónica y Tecnologías de la Comunicación, tuve a mi cargo una planta docente de 5 profesores tiempo completo, 22 profesores hora clase y 3 profesores extranjeros (Bosnia, Canadá y Macedonia), coordine diversos cursos de capacitación y actualización para la planta docente buscando constantemente cuidar la calidad académica.